



UNIVERSITAS IPWIJA
FAKULTAS SAINS DAN KESEHATAN (FSK)
PROGRAM SARJANA (Sistem Informasi, Informatika, Rekayasa Perangkat Lunak)
PROGRAM DIPLOMA 3 (Kebidanan)
Jl. Letda Natsir No.7 Cikeas Ds. Nagrak, Kec. Gunung Putri
Kab. Bogor. 16967 Telp. +62-21-8233737
fskunip@ipwija.ac.id https://fsk.ipwija.ac.id

SURAT TUGAS MENGAJAR

No: 006/IPWIJA.D.FSK/INF/PKH-00/2025

Dekan Fakultas Sains dan Kesehatan Universitas IPWIJA, menugaskan kepada **Abdul Manan, S.Kom., M.Kom.** untuk mengajar pada Program Studi S1 Informatika Semester Ganjil 2025/2026, dengan mata kuliah dan jadwal sebagai berikut:

Kelas	Kode Matakuliah	Mata Kuliah	SKS	Waktu (WIB)
IP241	IMP304	Sistem Operasi	3	Senin, 10.30 - 13.00
IP251	IMP203	Sistem Digital	3	Senin, 13.30 - 16.00
IM251	IMP203	Sistem Digital	3	Senin, 16.30 - 19.00
IM231	IMP402	Interaksi Manusia & Komputer	2	Senin, 19.00 - 21.30

Demikian surat tugas ini dibuat untuk dilaksanakan dengan penuh tanggung jawab

Bogor, 25 Agustus 2025
Dekan Fakultas Sains dan Kesehatan


ST-202508261321
Dr. Heru Mulyanto, S.E., M.M.
NUPTK: 5633751652130112



UNIVERSITAS IPWIJA

SK. Kemendikbudristek RI No. 627/E/O/2022
Jl. Letda Natsir No. 7 Cikeas Nagrak, Gunung Putri
Bogor 16967 Telp. 021-8233737
Email: contact@ipwija.ac.id <https://ipwija.ac.id> (<https://ipwija.ac.id>)

JURNAL PERKULIAHAN INFORMATIKA 2025 GANJIL

MATA KULIAH : Sistem Digital
NAMA DOSEN : ABDUL MANAN, S. Kom, M. Kom
KREDIT/SKS : 3 SKS
KELAS : IP251

TATAP MUKA KE	HARI/TANGGAL	MULAI	SELESAI	RUANG	STATUS	RENCANA MATERI	REALISASI MATERI	KEHADIRAN MHS	PENGAJAR	TANDA TANGAN
1	Senin, 8 September 2025	13:30	16:00	104	Selesai	Pengenalan mata kuliah dan materi kuliah. Pengertian Sistem Digital	Pengenalan mata kuliah dan materi kuliah. Pengertian Sistem Digital	(27 / 28)	ABDUL MANAN, S. Kom, M. Kom	
2	Senin, 15 September 2025	13:30	16:00		Selesai	pengantar sinyal digital dan kontinu, sistem bilangan komputer dan konversinya	pengantar sinyal digital dan kontinu, sistem bilangan komputer dan konversinya	(27 / 28)	ABDUL MANAN, S. Kom, M. Kom	
3	Senin, 22 September 2025	13:30	16:00	104	Selesai	operator logika (and, or, nand, xor, inverter dan buffer)	operator logika (and, or, nand, xor, inverter dan buffer)	(27 / 28)	ABDUL MANAN, S. Kom, M. Kom	
4	Senin, 29 September 2025	13:30	16:00		Selesai	pengantar aljabar boolean, ekspresi boolean dan fungsi persamaan logika boolean	pengantar aljabar boolean, ekspresi boolean dan fungsi persamaan logika boolean	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	
5	Senin, 6 Oktober 2025	13:30	16:00	104	Selesai	persamaan logika dalam karnaugh map	persamaan logika dalam karnaugh map	(23 / 28)	ABDUL MANAN, S. Kom, M. Kom	
6	Senin, 13 Oktober 2025	13:30	16:00	104	Selesai	penyederhanaan dan implementasi logika dalam karnaugh map	penyederhanaan dan implementasi logika dalam karnaugh map	(27 / 28)	ABDUL MANAN, S. Kom, M. Kom	

Dicetak oleh: ABDUL MANAN, S. Kom, M. Kom., pada 07 Februari 2026 11:51:32 WIB | siakad.ipwija.ac.id/siakad/rep_perkuliahan

7	Senin, 20 Oktober 2025	13:30	16:00	104	Selesai	pengantar sinyal digital dan kontin u, sistem bilangan komputer dan k onversinya, operator logika (and, o r, nand, xor, inverter dan buffer), p engantar aljabar boolean, ekspresi boolean dan fungsi persamaan log ika boolean, persamaan logika dal am karnough map dan penyederha naan dan implementasi logika dala m karnough map, Riview & Quiz	pengantar sinyal digital dan kontin u, sistem bilangan komputer dan k onversinya, operator logika (and, o r, nand, xor, inverter dan buffer), pe ngantar aljabar boolean, ekspresi b oolean dan fungsi persamaan logik a boolean, persamaan logika dala m karnough map dan penyederhan aan dan implementasi logika dalam karnough map, Riview & Quiz	(25 / 28)	ABDUL MANAN, S. Kom, M. Kom	
8	Senin, 27 Oktober 2025	13:30	16:00		Selesai	penyederhanaan rangkaian digital menggunakan metode tabulasi qui ne-mcclusky	penyederhanaan rangkaian digital menggunakan metode tabulasi qui ne-mcclusky	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	



UNIVERSITAS IPWIJA

SK. Kemendikbudristek RI No. 627/E/O/2022
Jl. Letda Natsir No. 7 Cikeas Nagrak, Gunung Putri
Bogor 16967 Telp. 021-8233737
Email: contact@ipwija.ac.id <https://ipwija.ac.id> (<https://ipwija.ac.id>)

JURNAL PERKULIAHAN
INFORMATIKA 2025 GANJIL

MATA KULIAH : Sistem Digital
NAMA DOSEN : ABDUL MANAN, S. Kom, M. Kom
KREDIT/SKS : 3 SKS
KELAS : IP251

TATAP MUKA KE	HARI/TANGGAL	MULAI	SELESAI	RUANG	STATUS	RENCANA MATERI	REALISASI MATERI	KEHADIRAN MHS	PENGAJAR	TANDA TANGAN
9	Senin, 10 November 2025	09:00	11:00		Selesai	UTS	UTS	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	
10	Senin, 17 November 2025	13:30	16:00	104	Selesai	prinsip kerja sirkuit digital dan boolean algebra	prinsip kerja sirkuit digital dan boolean algebra	(26 / 28)	ABDUL MANAN, S. Kom, M. Kom	
11	Senin, 24 November 2025	13:30	16:00	104	Selesai	prinsip kerja rangkaian logika kombinasional (adder, subtractor, dan encoder)	prinsip kerja rangkaian logika kombinasional (adder, subtractor, dan encoder)	(26 / 28)	ABDUL MANAN, S. Kom, M. Kom	
12	Senin, 1 Desember 2025	13:30	16:00	104	Selesai	prinsip kerja rangkaian logika kombinasional (dekoder, multiplexer, dan demultiplexer)	prinsip kerja rangkaian logika kombinasional (dekoder, multiplexer, dan demultiplexer)	(23 / 28)	ABDUL MANAN, S. Kom, M. Kom	
13	Senin, 8 Desember 2025	13:30	16:00		Selesai	prinsip kerja rangkaian dan proses konversi logika sekuensial (jk-ff, t-ff, sr-ff, dan d-ff)	prinsip kerja rangkaian dan proses konversi logika sekuensial (jk-ff, t-ff, sr-ff, dan d-ff)	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	
14	Sabtu, 13 Desember 2025	13:30	16:00		Selesai	analisis, perancangan, dan studi kasus rangkaian logika sekuensial dengan diagram	analisis, perancangan, dan studi kasus rangkaian logika sekuensial dengan diagram	(26 / 28)	ABDUL MANAN, S. Kom, M. Kom	

15	Senin, 15 Desember 2025	13:30	16:00		Selesai	prinsip kerja sirkuit digital dan boolean algebra, prinsip kerja rangkaian logika kombinasional (adder, subtractor, dan encoder), prinsip kerja rangkaian logika kombinasional (dekoder, multiplecer, dan demultiplexer), prinsip kerja rangkaian dan proses konversi logika sekuensial (jk-ff, t-ff, sr-ff, dan d-ff) dan analisis, perancangan, dan studi kasus rangkaian logika sekuensial dengan diagram	prinsip kerja sirkuit digital dan boolean algebra, prinsip kerja rangkaian logika kombinasional (adder, subtractor, dan encoder), prinsip kerja rangkaian logika kombinasional (dekoder, multiplecer, dan demultiplexer), prinsip kerja rangkaian dan proses konversi logika sekuensial (jk-ff, t-ff, sr-ff, dan d-ff) dan analisis, perancangan, dan studi kasus rangkaian logika sekuensial dengan diagram	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	
16	Senin, 19 Januari 2026	09:00	11:00		Selesai	UAS	UAS	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	

Bogor, 07 Februari 2026

Ketua Prodi Informatika



Yogi Kristiyanto, S. Kom, MMSi
NIDN 0301018605

Dicetak oleh: ABDUL MANAN, S. Kom, M. Kom., pada 07 Februari 2026 11:51:32 WIB | siakad.ipwija.ac.id/siakad/rep_perkuliahan



UNIVERSITAS IPWIJA

SK. Kemendikbudristek RI No. 627/E/O/2022

Jl. Letda Natsir No. 7 Cikeas Nagrak, Gunung Putri

Bogor 16967 Telp. 021-8233737

Email: contact@ipwija.ac.id <https://ipwija.ac.id> (<https://ipwija.ac.id>)

LAPORAN PERSENTASE PRESENSI MAHASISWA INFORMATIKA 2025 GANJIL

Mata kuliah : Sistem Digital

Nama Kelas : IP251

Dosen Pengajar : ABDUL MANAN, S. Kom, M. Kom

No	NIM	Nama	Kelas / Kelompok	Pertemuan	Alfa	Hadir	Ijin	Sakit	Persentase
Peserta Reguler									
1	202301110074	DIKI DAFFA FATAHILLAH		16		15		1	93.75
2	202501110001	RIFKI RAMADHAN		16		16			100
3	202501110004	ELO FACHRI ARDIANSYAH		16		14	2		87.5
4	202501110005	MOHAMMAD CHANDRA SAPUTRA		16		16			100
5	202501110006	FAREL SETIAWAN		16		16			100
6	202501110007	SITI AISYAH		16		16			100
7	202501110011	MUHAMMAD RAFI SATRIAWAN		16	1	12	2	1	75
8	202501110012	ARJUNA INDRA WIJAYA		16	1	13		2	81.25
9	202501110014	ARRASSYA NUR FAJAR DARMAWAN		16		15		1	93.75
10	202501110016	ALLYA THRIY WERDANI		16		16			100
11	202501110018	GABE HIZKIA BAGAS		16		16			100
12	202501110019	BUNGA SHAHNAZ MAUREEN		16		16			100
13	202501110021	EZY EBENEZER		16		16			100
14	202501110022	DENI SAPUTRA		16		16			100
15	202501110024	MUHAMMAD ZULFIKAR		16		15	1		93.75
16	202501110027	EKA PRATIWI RAMADHANI		16		16			100
17	202501110028	ARIL KURNIAWAN		16		13			81.25
18	202501110029	JENNIFER CRISTINE		16		16			100
19	202501110032	MUHAMMAD RYDHO		16		16			100
20	202501110035	IRSYAD ZAAHIR MUSYafa		16		16			100
21	202501110042	ENDO MAULANA		16		16			100
22	202501110043	SITI AISAH NAZYYAH		16		16			100
23	202501110049	MUHAMAD RICO FAJARDO		16		15		1	93.75
24	202501110050	NAYSHILLA SHAWAGITA		16		16			100
25	202501110051	RIZKI PANDU FEBRIAN		16		15		1	93.75
26	202501110052	YERDIN HULU		16	4	11		1	68.75
27	202501110053	DINA SITI HAPSHAH ALFIYYAH		16		16			100
28	202501110056	REYHAN MAYDITO SATYA BUDI ARFANDRI		16		14		2	87.5

Dicetak oleh: ABDUL MANAN, S. Kom, M. Kom., pada 07 Februari 2026 12:03:27 WIB | siakad.ipwija.ac.id/siakadrep_prosentaseabs

Bogor, 07 Februari 2026
Ketika Prodi Informatika



Yogi Kristiyanto, S. Kom, MMSi
NIP. 0301018605



UNIVERSITAS IPWIJA

SK. Kemendikbudristek RI No. 627/E/O/2022
Jl. Letda Natsir No. 7 Cikeas Nagrak, Gunung Putri
Bogor 16967 Telp. 021-8233737
Email: contact@ipwija.ac.id <https://ipwija.ac.id> (<https://ipwija.ac.id>)

JURNAL PERKULIAHAN INFORMATIKA 2025 GANJIL

MATA KULIAH : Sistem Digital
NAMA DOSEN : ABDUL MANAN, S. Kom, M. Kom
KREDIT/SKS : 3 SKS
KELAS : IP251

TATAP MUKA KE	HARI/TANGGAL	MULAI	SELESAI	RUANG	STATUS	RENCANA MATERI	REALISASI MATERI	KEHADIRAN MHS	PENGAJAR	TANDA TANGAN
1	Senin, 8 September 2025	13:30	16:00	104	Selesai	Pengenalan mata kuliah dan materi kuliah. Pengertian Sistem Digital	Pengenalan mata kuliah dan materi kuliah. Pengertian Sistem Digital	(27 / 28)	ABDUL MANAN, S. Kom, M. Kom	
2	Senin, 15 September 2025	13:30	16:00		Selesai	pengantar sinyal digital dan kontinu, sistem bilangan komputer dan konversinya	pengantar sinyal digital dan kontinu, sistem bilangan komputer dan konversinya	(27 / 28)	ABDUL MANAN, S. Kom, M. Kom	
3	Senin, 22 September 2025	13:30	16:00	104	Selesai	operator logika (and, or, nand, xor, inverter dan buffer)	operator logika (and, or, nand, xor, inverter dan buffer)	(27 / 28)	ABDUL MANAN, S. Kom, M. Kom	
4	Senin, 29 September 2025	13:30	16:00		Selesai	pengantar aljabar boolean, ekspresi boolean dan fungsi persamaan logika boolean	pengantar aljabar boolean, ekspresi boolean dan fungsi persamaan logika boolean	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	
5	Senin, 6 Oktober 2025	13:30	16:00	104	Selesai	persamaan logika dalam karnaugh map	persamaan logika dalam karnaugh map	(23 / 28)	ABDUL MANAN, S. Kom, M. Kom	
6	Senin, 13 Oktober 2025	13:30	16:00	104	Selesai	penyederhanaan dan implementasi logika dalam karnaugh map	penyederhanaan dan implementasi logika dalam karnaugh map	(27 / 28)	ABDUL MANAN, S. Kom, M. Kom	

Dicetak oleh: ABDUL MANAN, S. Kom, M. Kom., pada 07 Februari 2026 11:51:32 WIB | siakad.ipwija.ac.id/siakad/rep_perkuliahan

7	Senin, 20 Oktober 2025	13:30	16:00	104	Selesai	pengantar sinyal digital dan kontin u, sistem bilangan komputer dan k onversinya, operator logika (and, o r, nand, xor, inverter dan buffer), p engantar aljabar boolean, ekspresi boolean dan fungsi persamaan logika boolean, persamaan logika dal am karnough map dan penyederha naan dan implementasi logika dala m karnough map, Riview & Quiz	pengantar sinyal digital dan kontin u, sistem bilangan komputer dan k onversinya, operator logika (and, o r, nand, xor, inverter dan buffer), pe ngantar aljabar boolean, ekspresi b oolean dan fungsi persamaan logik a boolean, persamaan logika dala m karnough map dan penyederhan aan dan implementasi logika dalam karnough map, Riview & Quiz	(25 / 28)	ABDUL MANAN, S. Kom, M. Kom	
8	Senin, 27 Oktober 2025	13:30	16:00		Selesai	penyederhanaan rangkaian digital menggunakan metode tabulasi qui ne-mcclusky	penyederhanaan rangkaian digital menggunakan metode tabulasi qui ne-mcclusky	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	



UNIVERSITAS IPWIJA

SK. Kemendikbudristek RI No. 627/E/O/2022
Jl. Letda Natsir No. 7 Cikeas Nagrak, Gunung Putri
Bogor 16967 Telp. 021-8233737
Email: contact@ipwija.ac.id <https://ipwija.ac.id> (<https://ipwija.ac.id>)

JURNAL PERKULIAHAN
INFORMATIKA 2025 GANJIL

MATA KULIAH : Sistem Digital
NAMA DOSEN : ABDUL MANAN, S. Kom, M. Kom
KREDIT/SKS : 3 SKS
KELAS : IP251

TATAP MUKA KE	HARI/TANGGAL	MULAI	SELESAI	RUANG	STATUS	RENCANA MATERI	REALISASI MATERI	KEHADIRAN MHS	PENGAJAR	TANDA TANGAN
9	Senin, 10 November 2025	09:00	11:00		Selesai	UTS	UTS	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	
10	Senin, 17 November 2025	13:30	16:00	104	Selesai	prinsip kerja sirkuit digital dan boolean algebra	prinsip kerja sirkuit digital dan boolean algebra	(26 / 28)	ABDUL MANAN, S. Kom, M. Kom	
11	Senin, 24 November 2025	13:30	16:00	104	Selesai	prinsip kerja rangkaian logika kombinasional (adder, subtractor, dan encoder)	prinsip kerja rangkaian logika kombinasional (adder, subtractor, dan encoder)	(26 / 28)	ABDUL MANAN, S. Kom, M. Kom	
12	Senin, 1 Desember 2025	13:30	16:00	104	Selesai	prinsip kerja rangkaian logika kombinasional (dekoder, multiplexer, dan demultiplexer)	prinsip kerja rangkaian logika kombinasional (dekoder, multiplexer, dan demultiplexer)	(23 / 28)	ABDUL MANAN, S. Kom, M. Kom	
13	Senin, 8 Desember 2025	13:30	16:00		Selesai	prinsip kerja rangkaian dan proses konversi logika sekuensial (jk-ff, t-ff, sr-ff, dan d-ff)	prinsip kerja rangkaian dan proses konversi logika sekuensial (jk-ff, t-ff, sr-ff, dan d-ff)	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	
14	Sabtu, 13 Desember 2025	13:30	16:00		Selesai	analisis, perancangan, dan studi kasus rangkaian logika sekuensial dengan diagram	analisis, perancangan, dan studi kasus rangkaian logika sekuensial dengan diagram	(26 / 28)	ABDUL MANAN, S. Kom, M. Kom	

15	Senin, 15 Desember 2025	13:30	16:00		Selesai	prinsip kerja sirkuit digital dan boolean algebra, prinsip kerja rangkaian logika kombinasional (adder, subtractor, dan encoder), prinsip kerja rangkaian logika kombinasional (dekoder, multiplecer, dan demultiplexer), prinsip kerja rangkaian dan proses konversi logika sekuensial (jk-ff, t-ff, sr-ff, dan d-ff) dan analisis, perancangan, dan studi kasus rangkaian logika sekuensial dengan diagram	prinsip kerja sirkuit digital dan boolean algebra, prinsip kerja rangkaian logika kombinasional (adder, subtractor, dan encoder), prinsip kerja rangkaian logika kombinasional (dekoder, multiplecer, dan demultiplexer), prinsip kerja rangkaian dan proses konversi logika sekuensial (jk-ff, t-ff, sr-ff, dan d-ff) dan analisis, perancangan, dan studi kasus rangkaian logika sekuensial dengan diagram	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	
16	Senin, 19 Januari 2026	09:00	11:00		Selesai	UAS	UAS	(28 / 28)	ABDUL MANAN, S. Kom, M. Kom	

Bogor, 07 Februari 2026

Ketua Prodi Informatika



Yogi Kristiyanto, S. Kom, MMSi
NIDN 0301018605

Dicetak oleh: ABDUL MANAN, S. Kom, M. Kom., pada 07 Februari 2026 11:51:32 WIB | siakad.ipwija.ac.id/siakad/rep_perkuliahan

